



## X-Fest 2010 セッションスケジュール / 大阪

日時	Easy	Hard
	Session Room A	Session Room B
10:00	開会の辞	
10:20	Virtex-6, Spartan-6で広がる FPGAアプリケーション	Spartan-6 Hard Memory Controllerを使用した 外付けメモリのインターフェースの設計
11:10		
11:20	Xilinx FPGA駆動のための ADIのハイパフォーマンス電源IC	ザイリンクス社製VIRTEX®-6対応 PCI Express®用iDMAC®ソリューション
12:10	昼 食	
13:20	FPGAのためのADIクロック・ソリューション	Spartan-6 ギガビットトランシーバと PCI Expressエンドポイントブロックの設計
14:10		
14:20	FPGAコンフィギュレーション /PCMソリューション	高性能データ・コンバータを高性能FPGAと 接続するアナログ・デジタル最適設計
15:10	コーヒーブレイク	
15:30	最新FPGA用オンボードDC-DC電源モジュール の提案と最適設計のポイント	MATLABによる画像処理システムのFPGA実装
16:20		
16:30	X-fest Nike Board Project ハードウェア及びソフトウェア開発手法の 概要とアプリケーションサンプルのデモ	Xilinx FPGA検証を効率的に行う Active-HDLのご紹介 (アルデック・ジャパン株式会社) アサーション・ベースのシミュレーション活用 (メンター・グラフィックス・ジャパン株式会社)
17:20		

セッション概要・詳細はイベントサイトでご確認下さい <http://www.avnet.co.jp/xfest>

レジストレーション受付開始： 11月20日

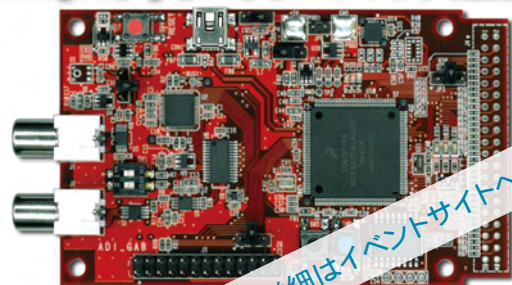
### 告知

Tech-On! Special Web サイトに  
X-fest 特集マイクロサイトを開設します!

アヴネットとのパートナーシップに基づく日本市場での戦略、  
X-Fest の見所について、協賛パートナー様各社にお話し  
いただいたインタビュー記事が掲載されます!

<http://techon.nikkeibp.co.jp/NEAD/special/avnet>

### アヴネット オリジナル NIKE(ニケ) ボードプロジェクト 進行中!



詳細はイベントサイトへ!